

MATRIX DRIVING METHOD FOR CURRENT TYPE DISPLAY ELEMENTS AND MATRIX DRIVING DEVICE FOR CURRENT TYPE DISPLAY ELEMENTS

Publication number: JP11311970

Publication date: 1999-11-09

Inventor: SUZUKI YOSHIO

Applicant: SONY CORP

Classification:

- international: G09G3/20; G09G3/32; H01L51/50; G09G3/30;
G09G3/20; G09G3/32; H01L51/50; G09G3/30; (IPC1-7):
G09G3/20

- european: G09G3/20; G09G3/32A

Application number: JP19980121221 19980430

Priority number(s): JP19980121221 19980430

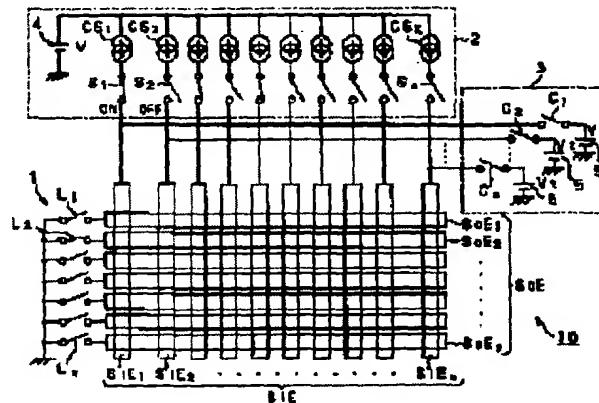
Also published as:

US6369786 (B1)
CN1155933C (C)

[Report a data error](#) [he](#)

Abstract of JP11311970

PROBLEM TO BE SOLVED: To suppress the effects of floating capacities to be generated at the intersection parts of scanning electrodes and signal electrodes. **SOLUTION:** In this device, current type display elements are arranged at the intersection parts of plural scanning electrodes ScE (ScE1, ScE2, ..., ScEy) and plural signal electrodes SiE (SiE1, SiE2, ..., SiEx) in a matrix shape and the device is provided with a precharge means which, at the time of driving the respective current type display elements by supplying a display signal to the signal electrodes SiE while selecting the scanning electrodes ScE, performs precharges as to the capacities of the intersection parts prior to the supplying of the display signal to the signal electrodes SiE.



Family list

4 family members for:

JP11311970

Derived from 3 applications.

[Back to JP1](#)**1 Matrix driving method and apparatus for current-driven display elements**

Inventor: SUZUKI YOSHIO (JP)

Applicant: SONY CORP (JP)

EC: G09G3/20; G09G3/32A

IPC: **G09G3/20; G09G3/32; H01L51/50 (+6)**Publication info: **CN1155933C C** - 2004-06-30
CN1242563 A - 2000-01-26**2 MATRIX DRIVING METHOD FOR CURRENT TYPE DISPLAY ELEMENTS AND MATRIX DRIVING DEVICE FOR CURRENT TYPE DISPLAY ELEMENTS**

Inventor: SUZUKI YOSHIO

Applicant: SONY CORP

EC: G09G3/20; G09G3/32A

IPC: **G09G3/20; G09G3/32; H01L51/50 (+6)**Publication info: **JP11311970 A** - 1999-11-09**3 Matrix driving method and apparatus for current-driven display elements**

Inventor: SUZUKI YOSHIO (JP)

Applicant: SONY CORP (US)

EC: G09G3/20; G09G3/32A

IPC: **G09G3/20; G09G3/32; H01L51/50 (+6)**Publication info: **US6369786 B1** - 2002-04-09Data supplied from the **esp@cenet** database - Worldwide

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平11-311970

(43)公開日 平成11年(1999)11月9日

(51)Int.Cl.*

G 0 9 G 3/20

識別記号

6 4 1

F I

G 0 9 G 3/20

6 4 1 D

審査請求 未請求 請求項の数10 O L (全 16 頁)

(21)出願番号 特願平10-121221

(22)出願日 平成10年(1998)4月30日

(71)出願人 000002185

ソニー株式会社

東京都品川区北品川6丁目7番35号

(72)発明者 鈴木 芳男

東京都品川区北品川6丁目7番35号 ソニー株式会社内

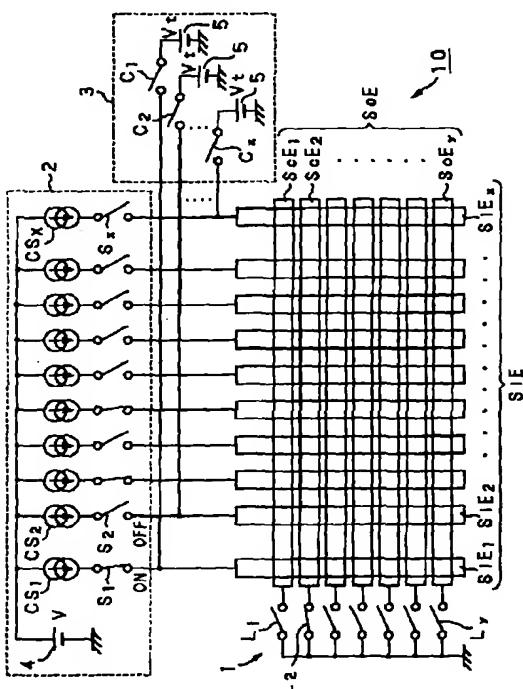
(74)代理人 弁理士 小池 覧 (外2名)

(54)【発明の名称】電流型表示素子のマトリクス駆動方法及び電流型表示素子のマトリクス駆動装置

(57)【要約】

【課題】走査電極と信号電極との交差部に生じる浮遊容量の影響を抑える。

【解決手段】複数の走査電極 S_cE₁, S_cE₂, ..., S_cE_n と複数の信号電極 S_iE₁, S_iE₂, ..., S_iE_m の各交差部に電流型表示素子をマトリクス状に配置し、走査電極 S_cE を選択して信号電極 S_iE に表示信号を供給することによって、各電流型表示素子を駆動するにあたり、信号電極 S_iE への表示信号の供給に先立って、交差部の容量についてプリチャージするプリチャージ手段 3 を備える。



【特許請求の範囲】

【請求項1】複数の走査電極と複数の信号電極との各交差部に電流型表示素子をマトリクス状に配置し、上記走査電極を選択して上記信号電極に表示信号を供給することによって、各電流型表示素子を駆動する電流型表示素子のマトリクス駆動方法であって、

上記信号電極への表示信号の供給に先立って、上記交差部の容量についてプリチャージすることを特徴とする電流型表示素子のマトリクス駆動方法。

【請求項2】上記信号電極への表示信号の供給に先立って、上記交差部に配置された電流型表示素子の発光閾値電圧を印加することを特徴とする請求項1記載の電流型表示素子のマトリクス駆動方法。

【請求項3】上記信号電極への表示信号の供給に先立って、選択された走査電極と各信号電極との交差部の容量についてプリチャージすることを特徴とする請求項1記載の電流型表示素子のマトリクス駆動方法。

【請求項4】上記信号電極への表示信号の供給に先立って、選択された走査電極に対してはGNDレベルの電位を与え、選択されない走査電極に対しては上記信号電極に与えられる電位以上の電位を与えることを特徴とする請求項1記載の電流型表示素子のマトリクス駆動方法。

【請求項5】複数の走査電極と複数の信号電極との各交差部に電流型表示素子をマトリクス状に配置し、上記走査電極を選択して上記信号電極に表示信号を供給することによって、各電流型表示素子を駆動する電流型表示素子のマトリクス駆動装置であって、

上記信号電極への表示信号の供給に先立って、上記交差部の容量についてプリチャージするプリチャージ手段を備えることを特徴とする電流型表示素子のマトリクス駆動装置。

【請求項6】上記プリチャージ手段は、上記交差部に配置された電流型表示素子の発光閾値電圧を印加することを特徴とする請求項5記載の電流型表示素子のマトリクス駆動装置。

【請求項7】各信号電極について選択する信号電極選択手段と、選択した信号電極に対して上記表示信号を供給する表示信号供給手段とを有する信号電極駆動手段と、

各走査電極について選択する走査電極選択手段を有する走査電極駆動手段とを備えることを特徴とする請求項5記載の電流型表示素子のマトリクス駆動装置。

【請求項8】上記プリチャージ手段は、上記走査電極駆動手段の走査電極選択手段によって選択された走査電極と各信号電極との交差部の容量についてプリチャージすることを特徴とする請求項7記載の電流型表示素子のマトリクス駆動装置。

【請求項9】上記走査電極駆動手段は、上記走査電極選択手段によって選択した走査電極に対してはGNDレ

ベルの電位を与え、選択しない走査電極に対しては上記信号電極に与えられる電位以上の電位を与えることを特徴とする請求項7記載の電流型表示素子のマトリクス駆動装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、LED (Light Emitting Diode) , ECD (Electrochromic Display) , EL (Electro Luminescence) 等の電流で駆動される電流型表示素子を駆動するためのマトリクス駆動方法及びマトリクス駆動装置に関する。

【0002】

【従来の技術】表示素子を駆動するための単純XYマトリクス型駆動装置（以下、単にマトリクス型駆動装置という。）は、互いにその方向が直角となるように設けられた複数の走査電極 (Scanning Electrode) と複数の信号電極 (Signal Electrode) からなる2組の帯状電極群の交差部に表示素子を挟み、これらの帯状電極にそれぞれ接続された駆動回路によって、上記交差部での電圧等を変化させることにより表示素子を駆動する。

【0003】ここで、マトリクス型駆動装置の駆動方式は、その入力（電圧または電流など）と、表示素子の出力（発光、透過率、反射率）との関係により決定される。例えば表示素子が液晶の場合には、マトリクス型駆動装置の駆動は、走査電極を線順次で選択する線順次走査方式を用いて、液晶に印加される実効電圧（液晶がツイストネマチック（TN）型の場合）または電圧の極性（液晶が強誘電性（FLC）の場合）を変化させることにより行う。

【0004】

【発明が解決しようとする課題】一方、表示素子がLED (Light Emitting Diode) , ECD (Electrochromic Display) , EL (Electro Luminescence) 等の電流で駆動される電流型表示素子の場合には、例えば図7に示すマトリクス型駆動装置100によりその駆動を行っていた。ここで、マトリクス型駆動装置100は、図7に示すように、複数の走査電極S_cE₁ (S_cE₁, S_cE₂, ..., S_cE_y) と複数の信号電極S_iE₁ (S_iE₁, S_iE₂, ..., S_iE_x) とが互いに方向が直角となすように設けられ、これら2組の帯状電極群の交差部に上述した電流型表示素子が挟持され、さらに走査電極S_cE₁に走査電極駆動回路101が、信号電極S_iE₁に信号電極駆動回路102がそれぞれ接続されて構成される。

【0005】走査電極駆動回路101は、図7に示すように、各走査電極S_cE₁, S_cE₂, ..., S_cE_yに對して選択スイッチL₁ (L₁, L₂, ..., L_y) が接続されており、図示しない制御部からの制御信号で各選択スイッチLのON/OFFを切り換えることにより、選択した走査電極S_cEの電位をGNDレベルにする。

【0006】一方、信号電極駆動回路102は、各信号電極S_iE₁, S_iE₂, …, S_iE_xに対して選択スイッチS(S₁, S₂, …, S_x)及び電源103により動作する電流源CS(CS₁, CS₂, …, CS_x)が接続されており、図示しない制御部からの制御信号で各選択スイッチSのON/OFFを切り換えることにより、選択した信号電極S_iEに対して電流源CSから表示信号としての電流を供給する。そして、マトリクス型駆動装置100は、各選択スイッチL, SのON/OFFを切り換えることにより、選択した走査電極ScEと選択した信号電極S_iEとの交差部に配置された各電流型表示素子を線順次駆動するようになっていた。

【0007】ところで、このようなマトリクス型駆動装置100においては、走査電極ScEと信号電極S_iEとの交差部に浮遊容量と呼ばれる容量成分が生じることから、以下のような問題が生じた。

【0008】すなわち、マトリクス型駆動装置100においては、線順次駆動を行う際に、電流型表示素子に電流源CSからの電流(表示信号)を供給しようとするとき、この浮遊容量に対する充電が行われることとなる。これにより、マトリクス型駆動装置100によれば、図8に示すように、電流型表示素子の表示(発光)を要する閾値電圧V_tに到達するまでは表示に寄与する電流が流れないため、1走査線の選択時間の間に「無効時間」が発生することになる。そして、マトリクス型駆動装置100においては、この無効時間の発生により、1走査線の選択時間の間に効率良く表示が行えないという問題が生ずることとなる。なお、このときの電流型表示素子の輝度低下率は、図8からも分かるように、発光時間/1走査線選択時間×100(%)で表すことができる。

【0009】マトリクス型駆動装置100におけるこの無効時間の影響は、特に階調表現を行う場合に顕著となる。例えば、マトリクス型駆動装置100においてPWM(Pulse Width Modulation: パルス幅変調)により8:4:2:1の比で階調表現しようとすると、1走査線選択時間が決められていることから、図9に示すように、階調数が制限され、或いは画質の劣化を生じさせる、という問題があった。具体的には、マトリクス型駆動装置100によれば、1走査線選択時間内で、上述の無効時間を考慮して8:4:2:1の比を維持するよう階調表現を行うと、図9(A)に示すように、例えば16グレイスケール(grayscale)が4グレイスケールに減少してしまい、階調数が不足してしまう。一方、無効時間を無視して線順次駆動により8:4:2:1の比で階調表現を行うと、図9(B)に示すように、表示している期間a, b, c, dにおいて8:4:2:1の比が正しく確保できず、階調の非線形化(ガンマ特性劣化)が発生し階調が正しく得られない、という問題が生じた。

【0010】本発明は、このような実情に鑑みて提案さ

れたものであって、走査電極と信号電極との交差部に生じる浮遊容量の影響を抑えることのできる電流表示素子のマトリクス駆動方法及びマトリクス駆動装置を提供することを目的とする。

【0011】

【課題を解決するための手段】本発明は、上記課題を解決するため、複数の走査電極と複数の信号電極との各交差部に電流型表示素子をマトリクス状に配置し、走査電極を選択して信号電極に表示信号を供給することによって、各電流型表示素子を駆動する電流型表示素子のマトリクス駆動方法であって、信号電極への表示信号の供給に先立って、交差部の容量についてプリチャージする。

【0012】電流型表示素子のマトリクス駆動方法においては、信号電極への表示信号の供給に先立って、交差部の容量についてプリチャージすることにより、走査電極と信号電極との交差部に生じる浮遊容量に電荷が蓄積される。

【0013】また、本発明は、上記課題を解決するため、複数の走査電極と複数の信号電極との各交差部に電流型表示素子をマトリクス状に配置し、走査電極を選択して信号電極に表示信号を供給することによって、各電流型表示素子を駆動する電流型表示素子のマトリクス駆動装置であって、信号電極への表示信号の供給に先立って、交差部の容量についてプリチャージするプリチャージ手段を備える。

【0014】電流型表示素子のマトリクス駆動装置においては、プリチャージ手段が信号電極への表示信号の供給に先立って交差部の容量についてプリチャージすることにより、走査電極と信号電極との交差部に生じる浮遊容量に電荷が蓄積される。

【0015】

【発明の実施の形態】本発明の実施の形態につき図面を参照しながら詳細に説明する。本発明を適用した電流型表示素子を駆動するための単純XYマトリクス型駆動装置(以下、単にマトリクス型駆動装置という。)10は、図1に示すように、複数の走査電極ScE(ScE₁, ScE₂, …, ScE_y)と複数の信号電極S_iE(S_iE₁, S_iE₂, …, S_iE_x)とが互いに方向が直角となすように設けられ、これら2組の電極群の交差部に電流型表示素子が挟持され、走査電極ScEに走査電極駆動回路1が、信号電極S_iEに信号電極駆動回路2及びプリチャージ回路3がそれぞれ接続されることにより構成される。

【0016】このマトリクス型駆動装置10は、走査電極ScEが金属により帯状に形成されたカソード電極となり、信号電極S_iEが透明部材により帯状に形成されたアノード電極となることにより、全体としてP-chのデバイスを形成している。

【0017】走査電極駆動回路1は、図1に示すように、走査電極ScE(ScE₁, ScE₂, …, ScE_y)

,) に対して接続される選択スイッチ L (L_1, L_2, \dots, L_y) を備えている。走査電極駆動回路 1 は、図示しない制御部からの制御信号で各選択スイッチ L の ON / OFF を切り換えることにより、走査電極 $S_c E$ の選択 / 非選択を決定し、選択した走査電極 $S_c E$ についてその電位を GND レベルにする。

【0018】一方、信号電極駆動回路 2 は、信号電極 $S_i E$ ($S_i E_1, S_i E_2, \dots, S_i E_r$) に対して接続される選択スイッチ S (S_1, S_2, \dots, S_r) に対して接続される電流源 C_S ($C_S 1, C_S 2, \dots, C_S r$)、各電流源 C_S の電源となる電源部 4 を備えている。電源部 4 は、電圧 V を電流源 C_S に出力することによって、電流源 C_S から各表示素子を表示用として十分発光させるのに必要な電流 I_o を出力させる。信号電極駆動回路 2においては、図示しない制御部からの制御信号で各選択スイッチ S の ON / OFF を切り換えることにより、信号電極 $S_i E$ の選択 / 非選択が決定され、選択した信号電極 $S_i E$ に対して電流源 C_S からの電流 I_o が表示信号として供給される。

【0019】ここで、各走査電極 $S_c E$ と各信号電極 $S_i E$ との交差部に挿持される電流型表示素子としては、例えば緑色に発光する有機 EL (Electro Luminescence) が用いられる。この有機 EL の電圧 - 電流特性図を図 2 に示す。この図 2 に示されるように、マトリクス型駆動装置 10 で駆動する有機 EL は、発光を開始する閾値電圧 $V_t = 10$ (ボルト)、十分な発光に必要な電流 $I_o = 8 (\text{mA}/\text{cm}^2)$ 、電流源 C_S が電流 I_o を流すために必要な信号電極駆動回路 2 の電源部 4 の出力電圧 $V = 11$ (ボルト) という特性となっている。

【0020】プリチャージ回路 3 は、図 1 に示すように、各信号電極 $S_i E_1 \sim S_i E_r$ と接続される選択スイッチ $C_1 \sim C_r$ 及びこれら各選択スイッチ $C_1 \sim C_r$ を介して各信号電極 $S_i E$ に電源を供給する電源部 5 を備えている。電源部 5 は、上述の有機 EL が発光を開始する閾値電圧 V_t を各選択スイッチ $C_1 \sim C_r$ を介して各信号電極 $S_i E_1 \sim S_i E_r$ に出力するようになっている。なお、図 1 では各選択スイッチ $C_1 \sim C_r$ 毎に電源部 5 を有する構成としているが、1つの電源部 5 で各選択スイッチ $C_1 \sim C_r$ を介して各信号電極 $S_i E$ に電源を供給する構成としてもよい。

【0021】プリチャージ回路 3 は、走査電極駆動回路 1 の上記選択スイッチ $L_1 \sim L_y$ によって走査電極 $S_c E_1 \sim S_c E_y$ の選択 / 非選択の切り換えを行う際に、走査電極 $S_c E$ と信号電極 $S_i E$ との交差部に生じる浮遊容量に対して予め有機 EL の閾値電圧 V_t を出力するようになっている。具体的には、プリチャージ回路 3 は、図示しない制御部からの制御信号で各選択スイッチ $C_1 \sim C_r$ の ON / OFF を切り換えることにより、各信号電極 $S_i E$ に対する電圧 V_t の出力 / 非出力を決定する。

【0022】以下に、マトリクス型駆動装置 10 の動作について図 3 を参照して説明する。マトリクス型駆動装置 10 では、まず走査電極駆動回路 1 が上記選択スイッチ $L_1 \sim L_y$ によって走査電極 $S_c E$ についての選択 / 非選択の切り換えを行う。この切り換えが行われると、プリチャージ回路 3 が、各選択スイッチ $C_1 \sim C_r$ を ON にし、電源部 5 の出力電圧 V_t によって、図 3 に示すように、 T_1 の期間だけプリチャージを行う。マトリクス型駆動装置 10 においては、このプリチャージによって、走査電極 $S_c E$ と信号電極 $S_i E$ との交差部に生じる浮遊容量に電荷が蓄積され、さらに有機 EL について閾値 V_t まで充電が行われる。

【0023】そして、 T_1 のプリチャージ期間が終わると、プリチャージ回路 3 が各選択スイッチ $C_1 \sim C_r$ を OFF にして、続いて信号電極駆動回路 2 が信号電極 $S_i E$ についての各選択スイッチ $S_1 \sim S_r$ の ON / OFF を切り換えて、各有機 EL について点灯 / 非点灯についての選択を行う。この時に、選択スイッチ S が ON なら、対応する有機 EL に対して信号電極駆動回路 2 からの出力電圧 V が印加されるので、図 2 で説明した電流 I_o が流れることにより図 3 に示す T_2 の期間の後に当該有機 EL が発光する。一方、選択スイッチ S が OFF ならば、対応する有機 EL に対して信号電極駆動回路 2 からの出力電圧 V が印加されずに、プリチャージしたときの電圧 V_t のままでいるので、当該有機 EL は発光しない状態となる。そして、マトリクス型駆動装置 10 においては、順次次の走査電極 $S_c E$ を選択し、同様の処理を行うことによって、有機 EL を発光させて画像等の表示を行うことができる。

【0024】なお、図 3 に示すように、 T_2 の期間に変動する電圧幅 $V - V_t$ が小さく、ほとんど零にできるため、有機 EL の発光に要する期間はほぼプリチャージ期間 T_1 だけで決定されることになる。また、プリチャージの電圧を大きくすることでプリチャージ期間 T_1 を短くできるため、図 3 に示すように、一走査時間内で有機 EL を発光させる時間 (表示期間) T_2 の比率を高めることが可能となる。これにより、マトリクス型駆動装置 10 においては、図 9 で説明したような階調数の制限、或いは画質の劣化等の発生がなくなり、信号電極駆動回路 2 からの表示信号を忠実に再現することが可能となる。

【0025】次に、マトリクス型駆動装置 10 の他の構成例について、図 4 を参照して説明する。図 4 に示すこのマトリクス型駆動装置 10A は、図 1 に示すマトリクス型駆動装置 10 と比較して、プリチャージ回路の構成が異なっている。

【0026】すなわち、マトリクス型駆動装置 10A におけるプリチャージ回路 3A は、図 4 に示すように、各信号電極 $S_i E_1 \sim S_i E_r$ と接続されたダイオード $D_1 \sim D_r$ 及びこれら各ダイオード $D_1 \sim D_r$ を介して各信号

電極 S_i E に電源を供給する電源部 5 A を備えている。電源部 5 A は、その負極が接地され、正極が各ダイオード D₁ ~ D₄ と接続されることにより、有機 E L が発光を開始する閾値電圧 V_t を各ダイオード D₁ ~ D₄ を介して各信号電極 S_i E₁ ~ S_i E₄ に出力する。各ダイオード D₁ ~ D₄ は、そのアノード側が各信号電極 S_i E₁ ~ S_i E₄ と接続され、カソード側が電源部 5 A の正極と接続されることにより、電源部 5 A の保護を図っている。なお、各デバイスの保護のため、実際には、ダイオードと V_t 電源の間に必要に応じて電流制限抵抗が接続される。

【0027】このようなプリチャージ回路 3 A を備えたマトリクス型駆動装置 10 Aにおいては、走査電極駆動回路 1 の各選択スイッチ L による走査電極 S_c E の選択と同時に、当該選択された走査電極 S_c E 上の全ての有機 E L に対して電源部 5 A からの閾値電圧 V_t が印加される。これにより、マトリクス型駆動装置 10 A によれば、図 1 のマトリクス型駆動装置 10 におけるプリチャージ回路 3 の各選択スイッチ C によって発生する図 3 に示したプリチャージ期間 T₁ と表示期間 T₂ の切り換えがなくなり、各有機 E L をより迅速に発光させることが可能となる。

【0028】次に、走査電極駆動回路 1 の他の構成例について図 5 を参照して説明する。図 5 に示す走査電極駆動回路 1 A は、走査電極 S_c E (S_c E₁, S_c E₂, ..., S_c E_n) に対して接続される選択スイッチ K (K₁, K₂, ..., K_y) 及び各選択スイッチ K を介して各走査電極 S_c E に電源を供給する電源部 6 を備えている。

【0029】この走査電極駆動回路 1 A においては、各選択スイッチ K につき非選択側端子 a と選択側端子 b の 2 つの端子が設けられており、各走査電極 S_c E と接続された選択スイッチ K がこの 2 つの端子のいずれかと接続するようになっている。この走査電極駆動回路 1 A においては、図 5 に示すように、各非選択側端子 a がそれぞれ電源部 6 と接続されており、選択側端子 b がそれぞれ接地されている。ここで、電源部 6 は、信号電極 S_i E 側の電源部 4 からの電位 V 或いは V より大きい電圧を各走査電極 S_c E に出力するようになっている。

【0030】走査電極駆動回路 1 A は、図示しない制御部からの制御信号で各選択スイッチ K の選択 (端子 a) / 非選択 (端子 b) を切り換える。これにより、各選択スイッチ K によって選択された走査電極 S_c E の電位が GND レベルとなり、選択されない走査電極 S_c E の電位が V (ボルト) となる。

【0031】走査電極選択部をこのような構成としたマトリクス型駆動装置 10, 10 A によれば、走査電極 S_c E の非選択時に、対応する有機 E L に対して電流が流れないことから、クロストークの影響が低減される。

【0032】次に、信号電極駆動回路 2 を I C 化する場

合の回路構成例について、図 6 を参照して説明する。図 6 に示す信号電極駆動回路 2 A は、電圧 / 電流供給部 11 と、各信号電極 S_i E に対して接続されたユニットセル U C (U C₁, U C₂, U C_x) からなる。電圧 / 電流供給部 11 は、各ユニットセル U C に対して定電圧 V を印加する定電圧源 12 と、各ユニットセル U C に対して定電圧 V_b を印加する定電圧源 13 と、各ユニットセル U C に対して可変電圧 V_o ボルトを印加する可変電圧源 14 と、2 つの (P - c h) MOS トランジスタ Ma, Mb を備えている。ここで、MOS トランジスタ Ma は、そのドレインが可変電圧源 14 の正極側と接続されており、ソースが MOS トランジスタ Mb のドレインと接続されている。さらに、MOS トランジスタ Ma は、そのドレインとゲートとが直結されている。

【0033】各ユニットセル U C は、図 6 に示すように、3 つの N - c h の MOS トランジスタ M1, M2, M4 と、2 つの P - c h の MOS トランジスタ M3, M5 により構成されている。MOS トランジスタ M1 は、そのゲートが外部ブロックからの 1 (High) / 0 (Low) による入力信号が供給される入力端子 X と接続され、ソースが接地され、ドレインが MOS トランジスタ M3 のゲート及び MOS トランジスタ M2 のソースと接続されている。MOS トランジスタ M2 は、そのゲートが定電圧源 13 と接続され、ドレインが MOS トランジスタ M3 のソース、MOS トランジスタ M4 のドレイン及びゲートと接続されている。MOS トランジスタ M3 は、そのドレインが MOS トランジスタ M5 のソースと接続されている。そして、各ユニットセル U C においては、MOS トランジスタ M5 のドレインと MOS トランジスタ M4 のソースとが接続され、ここから上述した電流 I_o が表示信号として出力されるようになっている。

【0034】なお、MOS トランジスタ M4 は、ダイオード接続したものであり、Out 端子に V の電圧を印加することができる。ここで、MOS トランジスタには 1 / gm の抵抗による電流制限があるため、デバイスの最大許容電流に応じてできるだけ大きい電流になるよう、MOS トランジスタ M4 のサイズ (幅 W / 長さ L の比を大きくする) を決定するようとする。

【0035】この信号電極駆動回路 2 A においては、MOS トランジスタ Ma と MOS トランジスタ Mb とでカレントミラーを構成しており、各ユニットセル U C における MOS トランジスタ M5 と MOS トランジスタ M4 から出力される電流 I_o (以下、表示電流 I_o という。) は、可変電圧源 14 の出力電圧 V_o の値を調整することによって決定される。また、MOS トランジスタ M1 と MOS トランジスタ M2 は、インバータを構成しており、MOS トランジスタ M2 のバイアスが V_b で、この MOS トランジスタ M2 は負荷抵抗となる。

【0036】そして、入力端子 X から 1 (High: 表示する、電流を流す) の入力信号が入力された時には、MO

SトランジスタM1がONとなり、MOSトランジスタM3のゲートがLowになり、またMOSトランジスタM5のソース側が定電圧源12によるVの電圧になり、MOSトランジスタMaを流れる電流と同じ電流がMOSトランジスタM5に流れ、表示電流 I_b が出力されるようになる。なお、このときのMOSトランジスタM3での電圧降下(抵抗)がMOSトランジスタMbと同様となるようにする。

【0037】一方、入力端子Xから0(Low:表示しない、電流を流さない)の入力信号が入力された時には、MOSトランジスタM1はONせず、MOSトランジスタM2の $1/gm$ の抵抗で定電圧源12に接続された形となり、P-chのMOSトランジスタM3のゲートがHighになり、このMOSトランジスタM3はOFFになる。このため、MOSトランジスタM5にバイアスが印加されず、この場合にはMOSトランジスタMaを流れる電流と同じ電流がMOSトランジスタM5に流れず、表示電流 I_b は出力されない。

【0038】このように、信号電極駆動回路2Aによれば、各ユニットセルUCの入力端子Xに1(ON)または0(OFF)の入力信号を与えることにより、各ユニットセルUCから各信号電極 $S_{1E_1} \sim S_{1E_x}$ に表示電流 I_b を流したり、流さなかったりすることが可能となる。

【0039】このように、本発明においては、各信号電極 S_{1E_i} への表示信号の供給に先立って、走査電極 S_{cE} と信号電極 S_{1E_i} との交差部に生じる浮遊容量についてプリチャージすることとしたので、1走査線の選択時間の間に効率良く表示を行うことが可能となり、単純マトリクス型の電流により駆動される表示デバイスの当該浮遊容量から生じる画質劣化の問題が大幅に改善される。プリチャージを行う構成としては、上述した選択スイッチCによるプリチャージ回路3、ダイオードDによるプリチャージ回路3Aのどちらでも同等に画質劣化を防止することが可能であり、回路を集積化する場合には、設計上ダイオードDによるプリチャージ回路3Aの方が実現容易である。

【0040】なお、上述した実施の形態では、信号電極 S_{1E_i} を透明な電極によるアノードとし、走査電極 S_{cE} を金属によりカソードとするP-chの構成としたが、本発明はこれに限らず、走査電極 S_{cE} 側をアノードとし、信号電極 S_{1E_i} 側をカソードとするN-chの構成としてもよい。この場合には、信号電極 S_{1E_i} の透明な電極について低抵抗化を図る必要があるが、N-chの構成とすることによって、消費電力の低減を図ることが可能となる。

【0041】

【発明の効果】以上詳細に説明したように、本発明に係る電流型表示素子のマトリクス駆動方法によれば、信号電極への表示信号の供給に先立って、交差部の容量についてプリチャージすることにより、走査電極と信号電極との交差部に生じる浮遊容量に電荷が蓄積されるので、1走査線の選択時間の間に効率良く表示を行うことが可能となり、浮遊容量による画質劣化の問題が大幅に改善される。

【0042】また、本発明に係る電流型表示素子のマトリクス駆動装置によれば、プリチャージ手段が信号電極への表示信号の供給に先立って交差部の容量についてプリチャージすることにより、走査電極と信号電極との交差部に生じる浮遊容量に電荷が蓄積されるので、1走査線の選択時間の間に効率良く表示を行うことが可能となり、浮遊容量による画質劣化の問題が大幅に改善される。

【図面の簡単な説明】

【図1】本発明を適用した電流型表示素子のマトリクス型駆動装置の構成図である。

【図2】電流型表示素子として使用する有機ELの電圧-電流特性図である。

【図3】一走査時間におけるプリチャージ期間と表示期間との関係を示すタイミングチャートである。

【図4】本発明を適用した電流型表示素子のマトリクス型駆動装置の他の構成図である。

【図5】走査電極駆動回路の他の構成例について示す図である。

【図6】信号電極駆動回路をIC化する場合の構成例を示す回路図である。

【図7】従来の電流型表示素子のマトリクス型駆動装置の構成図である。

【図8】1走査線選択時間と発光時間との関係を示す図である。

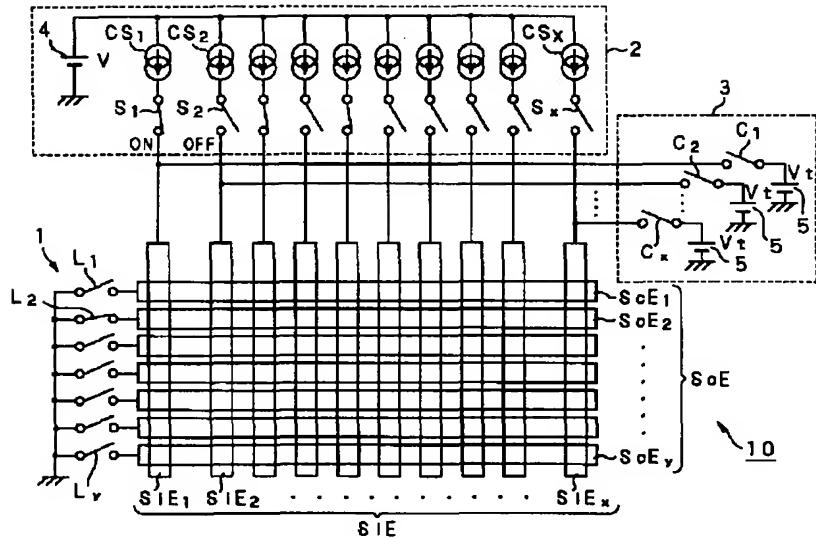
【図9】無効期間による画質劣化を説明するための図であり、(A)に階調数が低下する場合を、(B)にガンマ特性が劣化する場合をそれぞれ示す。

【符号の説明】

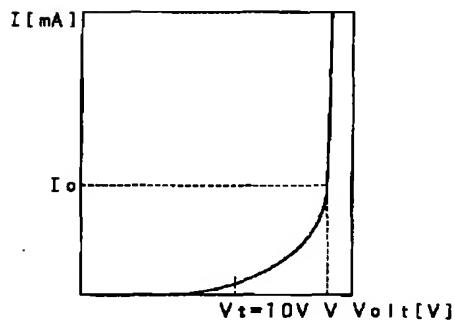
10, 10A マトリクス型駆動装置、1, 1A 走査電極駆動回路、2, 2A 信号電極駆動回路、3, 3A

40 プリチャージ回路、4 電源部、CS(CS₁, CS₂, ..., CS_x) 電流源、S_{cE}(S_{cE₁}, S_{cE₂}, ..., S_{cE_y}) 走査電極、S_{1E}(S_{1E₁}, S_{1E₂}, ..., S_{1E_x}) 信号電極、L(L₁, L₂, ..., L_y) K(K₁, K₂, ..., K_y) S(S₁, S₂, ..., S_x) C(C₁, C₂, ..., C_y) 選択スイッチ

【図1】

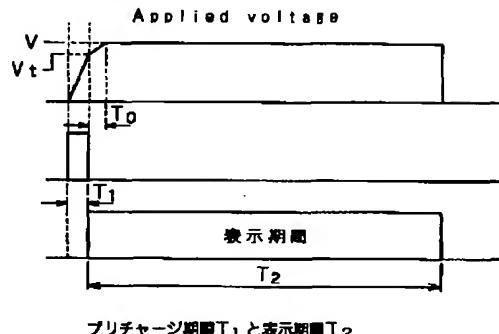


【図2】

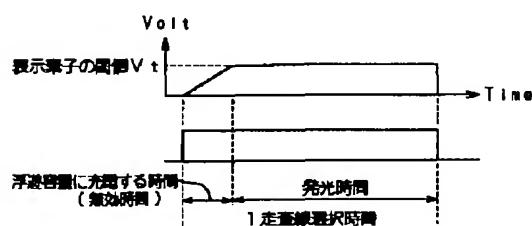


有機ELの電圧-電流特性例
(例Green: $V=11V$ $I_o=8mA/cm^2$)

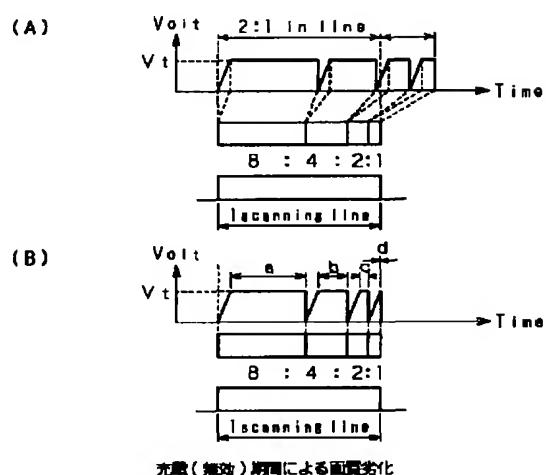
【図3】



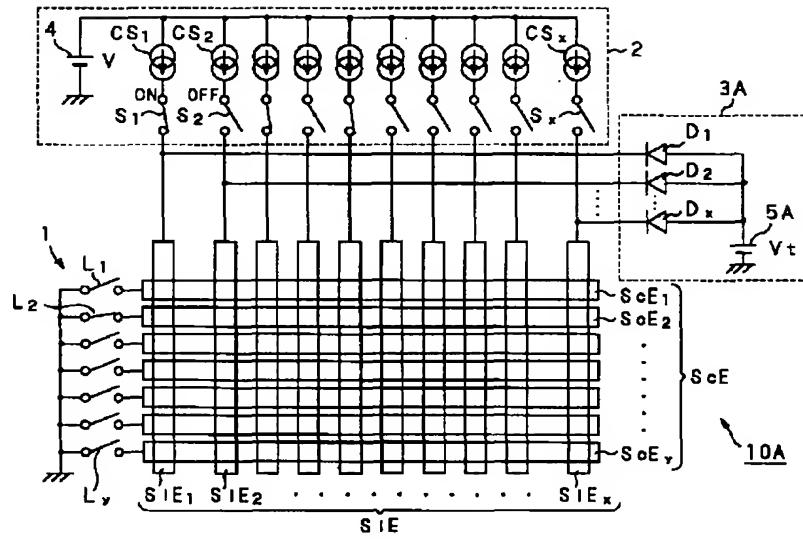
【図8】



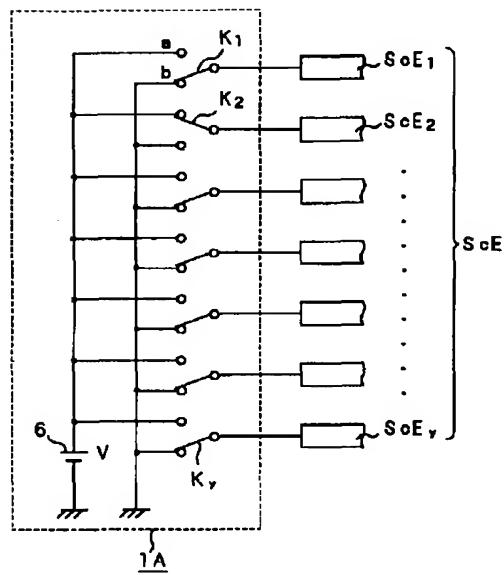
【図9】



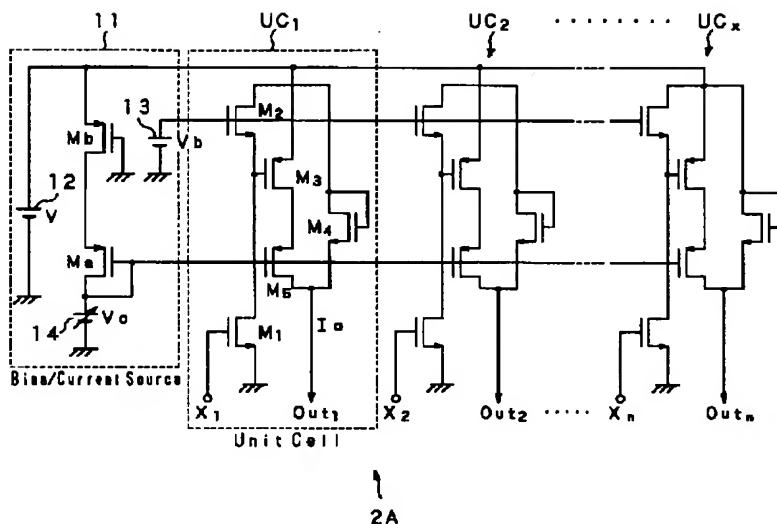
【図4】



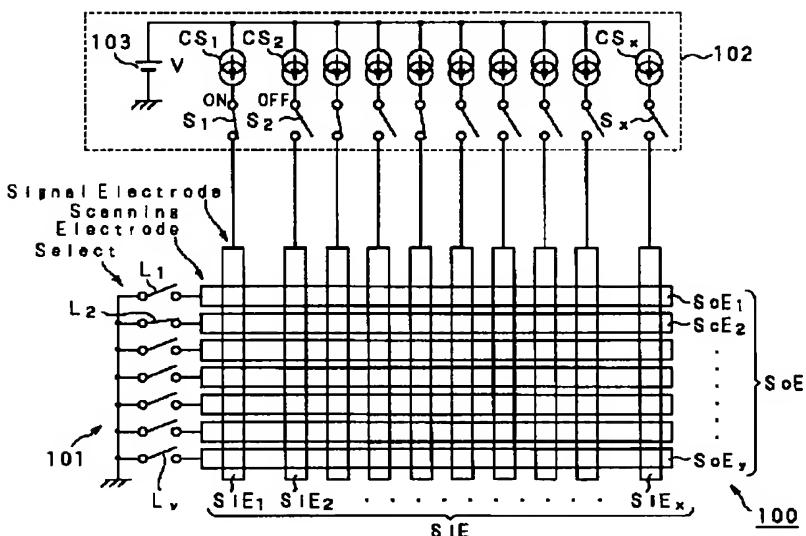
【図5】



【図6】



【図7】



【手続補正書】

【提出日】平成11年4月23日

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】全文

【補正方法】変更

【補正内容】

【書類名】明細書

【発明の名称】電流型表示素子のマトリクス駆動方法及び電流型表示素子のマトリクス駆動装置

【特許請求の範囲】

【請求項1】複数の走査電極と複数の信号電極との各交差部に電流型表示素子をマトリクス状に配置し、上記走査電極を選択して上記信号電極に表示信号を供給することによって、各電流型表示素子を駆動する電流型表示素子のマトリクス駆動方法であって、
上記信号電極への表示信号の供給に先立って、上記交差部の容量に電荷をチャージすることを特徴とする電流型表示素子のマトリクス駆動方法。

【請求項2】 上記信号電極への表示信号の供給に先立って、上記交差部に配置された電流型表示素子の発光閾値電圧を印加することを特徴とする請求項1記載の電流型表示素子のマトリクス駆動方法。

【請求項3】 上記信号電極への表示信号の供給に先立って、選択された走査電極と各信号電極との交差部の容量に電荷をプリチャージすることを特徴とする請求項1記載の電流型表示素子のマトリクス駆動方法。

【請求項4】 上記信号電極への表示信号の供給に先立って、選択された走査電極に対してはGNDレベルの電位を与え、選択されない走査電極に対しては上記信号電極に与えられている電位以上の電位を与えることを特徴とする請求項1記載の電流型表示素子のマトリクス駆動方法。

【請求項5】 複数の走査電極と複数の信号電極との各交差部に電流型表示素子をマトリクス状に配置し、上記走査電極を選択して上記信号電極に表示信号を供給することによって、各電流型表示素子を駆動する電流型表示素子のマトリクス駆動装置であつて、

上記信号電極への表示信号の供給に先立って、上記交差部の容量に電荷をプリチャージするプリチャージ手段を備えることを特徴とする電流型表示素子のマトリクス駆動装置。

【請求項6】 上記プリチャージ手段は、上記交差部に配置された電流型表示素子の発光閾値電圧を印加することを特徴とする請求項5記載の電流型表示素子のマトリクス駆動装置。

【請求項7】 各信号電極について選択する信号電極選択手段と、選択した信号電極に対して上記表示信号を供給する表示信号供給手段とを有する信号電極駆動手段と、

各走査電極について選択する走査電極選択手段とを有する走査電極駆動手段とを備えることを特徴とする請求項5記載の電流型表示素子のマトリクス駆動装置。

【請求項8】 上記プリチャージ手段は、上記走査電極駆動手段の走査電極選択手段によって選択された走査電極と各信号電極との交差部の容量に電荷をプリチャージすることを特徴とする請求項7記載の電流型表示素子のマトリクス駆動装置。

【請求項9】 上記走査電極駆動手段は、上記走査電極選択手段によって選択した走査電極に対してはGNDレベルの電位を与え、選択しない走査電極に対しては上記信号電極に与えられている電位以上の電位を与えることを特徴とする請求項7記載の電流型表示素子のマトリクス駆動装置。

【請求項10】 上記信号電極選択手段は、MOSトランジスタから成ることを特徴とする請求項7記載の電流型表示素子のマトリクス駆動装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、LED (Light Emitting Diode)、LCD (Electrochromic Display)、EL (Electro Luminescence) 等の電流で駆動される電流型表示素子を駆動するためのマトリクス駆動方法及びマトリクス駆動装置に関する。

【0002】

【従来の技術】表示素子を駆動するための単純XYマトリクス型駆動装置（以下、単にマトリクス型駆動装置という。）は、互いにその方向が直角となすように設けられた複数の走査電極（Scanning Electrode）と複数の信号電極（Signal Electrode）からなる2組の帯状電極群の交差部に表示素子を挟み、これらの帯状電極にそれぞれ接続された駆動回路によって、上記交差部での電圧等を変化させることにより表示素子を駆動する。

【0003】ここで、マトリクス型駆動装置の駆動方式は、その入力（電圧又は電流など）と、表示素子の出力（発光、輝度、透過率、反射率）との関係により決定される。例えば表示素子が液晶の場合には、マトリクス型駆動装置の駆動は、走査電極を線順次で選択する線順次走査方式を用いて、液晶に印加される実効電圧（液晶がツイストネマチック（TN）型の場合）または電圧の極性（液晶が強誘電性（FLC）の場合）を変化させることにより行う。

【0004】

【発明が解決しようとする課題】一方、表示素子がLED (Light Emitting Diode)、LCD (Electrochromic Display)、EL (Electro Luminescence) 等の電流で駆動される電流型表示素子の場合には、例えば図7に示すマトリクス型駆動装置100によりその駆動を行っていた。ここで、マトリクス型駆動装置100は、図7に示すように、複数の走査電極S_cE (S_cE₁, S_cE₂, ..., S_cE_y) と複数の信号電極S_iE (S_iE₁, S_iE₂, ..., S_iE_x) とが互いに方向が直角となすように設けられている。これら2組の帯状電極群の交差部に上述した電流型表示素子が挟持され、さらに走査電極S_cEに走査電極駆動回路101が、信号電極S_iEに信号電極駆動回路102がそれぞれ接続されて構成される。

【0005】走査電極駆動回路101は、図7に示すように、各走査電極S_cE₁, S_cE₂, ..., S_cE_yに對して選択スイッチL (L₁, L₂, ..., L_y) が接続されており、図示しない制御部からの制御信号で各選択スイッチLのON/OFFを切り換えることにより、選択した走査電極S_cEの電位をGNDレベルにする。

【0006】一方、信号電極駆動回路102は、各信号電極S_iE₁, S_iE₂, ..., S_iE_xに對して選択スイッチS (S₁, S₂, ..., S_x) 及び電源103により動作する電流源CS (CS₁, CS₂, ..., CS_x) が接続されており、図示しない制御部からの制御信号で各選択スイッチSのON/OFFを切り換えることによ

り、選択した信号電極 S_iE に対して電流源 CS から表示信号としての電流を供給する。そして、マトリクス型駆動装置 100 は、各選択スイッチ L, S の ON/OFF を切り換えることにより、選択した走査電極 ScE と選択した信号電極 S_iE との交差部に配置された各電流型表示素子を線順次駆動するようになっていた。

【0007】ところで、このようなマトリクス型駆動装置 100においては、走査電極 ScE と信号電極 S_iE との交差部に浮遊容量と呼ばれる容量成分が生じることから、以下のような問題が生じた。

【0008】すなわち、マトリクス型駆動装置 100においては、線順次駆動を行う際に、電流型表示素子に電流源 CS からの電流（表示信号）を供給しようすると、この浮遊容量に対する充電が行われることとなる。これにより、マトリクス型駆動装置 100 によれば、図 8 に示すように、電流型表示素子の表示（発光）に要する閾値電圧 V_t に到達するまでは表示に寄与する電流が流れないとため、1 走査線の選択時間の間に「無効時間」が発生することになる。そして、マトリクス型駆動装置 100においては、この無効時間の発生により、1 走査線の選択時間の間に効率良く表示が行えないという問題が生じることとなる。なお、このときの電流型表示素子の輝度低下率は、図 8 からも分かるように、発光時間 / 1 走査線選択時間 × 100 (%) で表すことができる。

【0009】マトリクス型駆動装置 100 におけるこの無効時間の影響は、特に階調表現を行う場合に顕著となる。例えば、マトリクス型駆動装置 100 において PWM (Pulse Width Modulation : パルス幅変調) により 8 : 4 : 2 : 1 のパルス幅の比で階調を表現しようとすると、1 走査線選択時間が決められていることから、図 9 に示すように、階調数が制限され、或いは画質の劣化を生じさせる、という問題があった。具体的には、マトリクス型駆動装置 100 によれば、1 走査線選択時間内で、上述の無効時間を考慮して 8 : 4 : 2 : 1 のパルス幅の比を維持するように階調表現を行うと、図 9 (A) に示すように、例えば 16 グレイスケール (grayscale) が 4 グレイスケールに減少してしまい、階調数が不足してしまう。一方、無効時間を無視して線順次駆動により 8 : 4 : 2 : 1 のパルス幅の比で階調表現を行うと、図 9 (B) に示すように、表示している期間 a, b, c, d において 8 : 4 : 2 : 1 の発光時間の比が正しく確保できず、階調の非線形化（ガンマ特性劣化）が発生し階調が正しく得られない、という問題が生じた。

【0010】本発明は、このような実情に鑑みて提案されたものであって、走査電極と信号電極との交差部に生じる浮遊容量の影響を抑えることのできる電流表示素子のマトリクス駆動方法及びマトリクス駆動装置を提供することを目的とする。

【0011】

【課題を解決するための手段】本発明は、上記課題を解

決するため、複数の走査電極と複数の信号電極との各交差部に電流型表示素子をマトリクス状に配置し、走査電極を選択して信号電極に表示信号を供給することによって、各電流型表示素子を駆動する電流型表示素子のマトリクス駆動方法であって、信号電極への表示信号の供給に先立って、交差部の容量に電荷をプリチャージする。

【0012】電流型表示素子のマトリクス駆動方法においては、信号電極への表示信号の供給に先立って、交差部の容量に電荷をプリチャージすることにより、走査電極と信号電極との交差部に生じる浮遊容量に電荷が蓄積される。

【0013】また、本発明は、上記課題を解決するため、複数の走査電極と複数の信号電極との各交差部に電流型表示素子をマトリクス状に配置し、走査電極を選択して信号電極に表示信号を供給することによって、各電流型表示素子を駆動する電流型表示素子のマトリクス駆動装置であって、信号電極への表示信号の供給に先立って、交差部の容量に電荷をプリチャージするプリチャージ手段を備える。

【0014】電流型表示素子のマトリクス駆動装置においては、プリチャージ手段が信号電極への表示信号の供給に先立って交差部の容量に電荷をプリチャージすることにより、走査電極と信号電極との交差部に生じる浮遊容量に電荷が蓄積される。

【0015】

【発明の実施の形態】本発明の実施の形態につき図面を参照しながら詳細に説明する。本発明を適用した電流型表示素子を駆動するための単純 X-Y マトリクス型駆動装置（以下、単にマトリクス型駆動装置という。）10 は、図 1 に示すように、複数の走査電極 ScE (ScE₁, ScE₂, ..., ScE_v) と複数の信号電極 S_iE (S_iE₁, S_iE₂, ..., S_iE_v) とが互いに方向が直角となすように設けられ、これら 2 組の電極群の交差部に電流型表示素子が挟持され、走査電極 ScE に走査電極駆動回路 1 が、信号電極 S_iE に信号電極駆動回路 2 及びプリチャージ回路 3 がそれぞれ接続されることにより構成される。

【0016】このマトリクス型駆動装置 10 は、走査電極 ScE が金属により帯状に形成されたカソード電極となり、信号電極 S_iE が透明部材により帯状に形成されたアノード電極となることにより、全体として P 型のデバイスを形成している。走査電極駆動回路 1 は、図 1 に示すように、走査電極 ScE (ScE₁, ScE₂, ..., ScE_v) に対して接続される選択スイッチ L (L₁, L₂, ..., L_v) を備えている。走査電極駆動回路 1 は、図示しない制御部からの制御信号で各選択スイッチ L の ON/OFF を切り換えることにより、走査電極 ScE の選択/非選択を決定し、選択した走査電極 ScE についてその電位を GND レベルにする。

【0017】一方、信号電極駆動回路 2 は、信号電極 S

$S_i E$ ($S_1 E_1, S_2 E_2, \dots, S_n E_n$) に対して接続される選択スイッチ S (S_1, S_2, \dots, S_n)、選択スイッチ S (S_1, S_2, \dots, S_n) に対して接続される電流源 C_S ($C_{S1}, C_{S2}, \dots, C_{Sn}$)、各電流源 C_S の電源となる電源部 4 を備えている。電源部 4 は、電圧 V を電流源 C_S に出力することによって、電流源 C_S から各表示素子を表示用として十分発光させるのに必要な電流 I_o を出力させる。信号電極駆動回路 2においては、図示しない制御部からの制御信号で各選択スイッチ S の ON/OFF を切り換えることにより、信号電極 $S_i E$ の選択/非選択が決定され、選択した信号電極 $S_i E$ に対して電流源 C_S からの電流 I_o が表示信号として供給される。

【0018】ここで、各走査電極 $S_c E$ と各信号電極 $S_i E$ との交差部に挟持される電流型表示素子としては、例えば緑色に発光する有機 EL (Electro Luminescence) が用いられる。この有機 EL の電圧-電流特性図を図 2 に示す。この図 2 に示されるように、マトリクス型駆動装置 10 で駆動する有機 EL は、発光を開始する閾値電圧 $V_t = 1.0$ (ボルト)、十分な発光に必要な電流 $I_o = 8 (\mu A/cm^2)$ 、電流源 C_S が電流 I_o を流すために必要な信号電極駆動回路 2 の電源部 4 の出力電圧 $V = 1.1$ (ボルト) という特性となっている。

【0019】プリチャージ回路 3 は、図 1 に示すように、各信号電極 $S_i E_1 \sim S_i E_n$ と接続される選択スイッチ $C_1 \sim C_n$ 及びこれら各選択スイッチ $C_1 \sim C_n$ を介して各信号電極 $S_i E$ に電源を供給する電源部 5 を備えている。電源部 5 は、上述の有機 EL が発光を開始する閾値電圧 V_t を各選択スイッチ $C_1 \sim C_n$ を介して各信号電極 $S_i E_1 \sim S_i E_n$ に出力するようになっている。なお、図 1 では各選択スイッチ $C_1 \sim C_n$ 毎に電源部 5 を有する構成としているが、1 つの電源部 5 で各選択スイッチ $C_1 \sim C_n$ を介して各信号電極 $S_i E$ に電源を供給する構成としてもよい。プリチャージ回路 3 は、走査電極駆動回路 1 の上記選択スイッチ $L_1 \sim L_n$ によって走査電極 $S_c E_1 \sim S_c E_n$ の選択/非選択の切り換えを行う際に、走査電極 $S_c E$ と信号電極 $S_i E$ との交差部に生じる浮遊容量に対して求め有機 EL の閾値電圧 V_t を出力するようになっている。具体的には、プリチャージ回路 3 は、図示しない制御部からの制御信号で各選択スイッチ $C_1 \sim C_n$ の ON/OFF を切り換えることにより、各信号電極 $S_i E$ に対する電圧 V_t の出力/非出力を決定する。

【0020】以下に、マトリクス型駆動装置 10 の動作について図 3 を参照して説明する。マトリクス型駆動装置 10 では、まず走査電極駆動回路 1 が上記選択スイッチ $L_1 \sim L_n$ によって走査電極 $S_c E$ についての選択/非選択の切り換えを行う。この切り換えが行われると、プリチャージ回路 3 が、各選択スイッチ $C_1 \sim C_n$ を ON にし、電源部 5 の出力電圧 V_t によって、図 3 に示すよう

に、 T_1 の期間だけプリチャージを行う。マトリクス型駆動装置 10 においては、このプリチャージによって、走査電極 $S_c E$ と信号電極 $S_i E$ との交差部に生じる浮遊容量に電荷が蓄積され、さらに有機 EL について閾値 V_t まで充電が行われる。

【0021】そして、 T_1 のプリチャージ期間が終わると、プリチャージ回路 3 が各選択スイッチ $C_1 \sim C_n$ を OFF にして、続いて信号電極駆動回路 2 が信号電極 $S_i E$ についての各選択スイッチ $S_1 \sim S_n$ の ON/OFF を切り換えて、各有機 EL について点灯/非点灯についての選択を行う。この時に、選択スイッチ S が ON なら、対応する有機 EL に対して信号電極駆動回路 2 からの出力電圧 V が印加されるので、図 2 で説明した電流 I_o が流れることにより図 3 に示す T_2 の期間の後に当該有機 EL が発光する。一方、選択スイッチ S が OFF ならば、対応する有機 EL に対して信号電極駆動回路 2 からの出力電圧 V が印加されずに、プリチャージしたときの電圧 V_t のままになっているので、当該有機 EL は発光しない状態となる。そして、マトリクス型駆動装置 10 においては、順次次の走査電極 $S_c E$ を選択し、同様の処理を行うことによって、有機 EL を発光させて画像等の表示を行うことができる。

【0022】なお、図 3 に示すように、 T_2 の期間に変動する電圧幅 $V - V_t$ が小さく、ほとんど零にできるため、有機 EL の発光を要する期間はほぼプリチャージ期間 T_1 だけで決定されることになる。また、プリチャージの電圧を大きくすることでプリチャージ期間 T_1 を短くできるため、図 3 に示すように、一走査時間内で有機 EL を発光させる時間(表示期間) T_2 の比率を高めることができとなる。これにより、マトリクス型駆動装置 10 においては、図 9 で説明したような階調数の制限、或いは階調レベルの劣化等の発生がなくなり、信号電極駆動回路 2 からの表示信号を忠実に再現することが可能となる。

【0023】次に、マトリクス型駆動装置 10 の他の構成例について、図 4 を参照して説明する。図 4 に示すこのマトリクス型駆動装置 10A は、図 1 に示すマトリクス型駆動装置 10 と比較して、プリチャージ回路の構成が異なっている。

【0024】すなわち、マトリクス型駆動装置 10A におけるプリチャージ回路 3A は、図 4 に示すように、各信号電極 $S_i E_1 \sim S_i E_n$ と接続されたダイオード $D_1 \sim D_n$ 及びこれら各ダイオード $D_1 \sim D_n$ を介して各信号電極 $S_i E$ に電源を供給する電源部 5A を備えている。電源部 5A は、その負極が接地され、正極が各ダイオード $D_1 \sim D_n$ と接続されることにより、有機 EL が発光を開始する閾値電圧 V_t を各ダイオード $D_1 \sim D_n$ を介して各信号電極 $S_i E_1 \sim S_i E_n$ に出力する。各ダイオード $D_1 \sim D_n$ は、そのアノード側が各信号電極 $S_i E_1 \sim S_i E_n$ と接続され、カソード側が電源部 5A の正極と接

続されることにより、電源部5 Aの保護を図っている。なお、各デバイスの保護のため、実際には、ダイオードとV_t電源の間に必要に応じて電流制限抵抗が接続される。

【0025】このようなプリチャージ回路3 Aを備えたマトリクス型駆動装置10 Aにおいては、走査電極駆動回路1の各選択スイッチLによる走査電極S c Eの選択とともに、当該選択された走査電極S c E上の全ての有機ELに対して電源部5 Aからの閾値電圧V_tが印加される。これにより、マトリクス型駆動装置10 Aによれば、図1のマトリクス型駆動装置10におけるプリチャージ回路3の各選択スイッチCによって発生する図3に示したプリチャージ期間T₁と表示期間T₂の切り換えがなくなり、各有機ELをより迅速に発光させることができとなる。

【0026】次に、走査電極駆動回路1の他の構成例について図5を参照して説明する。図5に示す走査電極駆動回路1Aは、走査電極S c E(S c E₁, S c E₂, …, S c E_y)に対して接続される選択スイッチK(K₁, K₂, …, K_y)及び各選択スイッチKを介して各走査電極S c Eに電源を供給する電源部6を備えている。

【0027】この走査電極駆動回路1Aにおいては、各選択スイッチKにつき非選択側端子aと選択側端子bの2つの端子が設けられており、各走査電極S c Eと接続された選択スイッチKがこの2つの端子のいずれかと接続するようになっている。この走査電極駆動回路1Aにおいては、図5に示すように、各非選択側端子aがそれぞれ電源部6と接続されており、選択側端子bがそれぞれ接地されている。ここで、電源部6は、信号電極S i E側の電源部4からの電位V或いはVより大きい電圧を各走査電極S c Eに出力するようになっている。

【0028】走査電極駆動回路1Aは、図示しない制御部からの制御信号で各選択スイッチKの選択(端子a)/非選択(端子b)を切り換える。これにより、各選択スイッチKによって選択された走査電極S c Eの電位がGNDレベルとなり、選択されない走査電極S c Eの電位がV(ボルト)となる。

【0029】走査電極選択部をこのような構成としたマトリクス型駆動装置10, 10 Aによれば、走査電極S c Eの非選択時に、対応する有機ELに対して電流が流れないことから、クロストークの影響が低減される。

【0030】次に、信号電極駆動回路2をIC化する場合の回路構成例について、図6を参照して説明する。図6に示す信号電極駆動回路2Aは、電圧/電流供給部11と、各信号電極S i Eに対して接続されたユニットセルUC(U C₁, U C₂, U C_r)からなる。電圧/電流供給部11は、各ユニットセルUCに対して定電圧Vを印加する定電圧源12と、各ユニットセルUCに対して定電圧V_bを印加する定電圧源13と、各ユニットセル

UCに対して可変電圧V_oボルトを印加する可変電圧源14と、2つの(P型)MOSトランジスタMa, Mbとを備えている。ここで、MOSトランジスタMaは、そのドレインが可変電圧源14の正極側と接続されており、ソースがMOSトランジスタMbのドレインと接続されている。さらに、MOSトランジスタMaは、そのドレインとゲートとが直結されている。

【0031】各ユニットセルUCは、図6に示すように、3つのN型のMOSトランジスタM1, M2, M4と、2つのP型のMOSトランジスタM3, M5により構成されている。MOSトランジスタM1は、そのゲートが外部ブロックからの1(High)若しくは0(Low)による入力信号が供給される入力端子Xと接続され、ソースが接地され、ドレインがMOSトランジスタM3のゲート及びMOSトランジスタM2のソースと接続されている。MOSトランジスタM2は、そのゲートが定電圧源13と接続され、ドレインがMOSトランジスタM3のソース、MOSトランジスタM4のドレイン及びゲートと接続されている。MOSトランジスタM3は、そのドレインがMOSトランジスタM5のソースと接続されている。そして、各ユニットセルUCにおいては、MOSトランジスタM5のドレインとMOSトランジスタM4のソースとが接続され、ここから上述した電流I_oが表示信号として出力されるようになっている。

【0032】なお、MOSトランジスタM4は、ダイオード接続したものであり、Out端子にVの電圧を印加することができる。ここで、MOSトランジスタには1/gm(但し、gmは相互コンダクタンスである)で決まる抵抗値による電流制限があるため、デバイスの最大許容電流に応じてできるだけ大きい電流になるよう、MOSトランジスタM4のサイズ(幅W/長さLの比を大きくする)を決定するようとする。

【0033】この信号電極駆動回路2Aにおいては、MOSトランジスタMaとMOSトランジスタMbとでカレントミラーを構成しており、各ユニットセルUCにおけるMOSトランジスタM5とMOSトランジスタM4から出力される電流I_o(以下、表示電流I_oという。)は、可変電圧源14の出力電圧V_oの値を調整することによって決定される。また、MOSトランジスタM1とMOSトランジスタM2は、インバータを構成しており、MOSトランジスタM2のバイアスがV_bで、このMOSトランジスタM2は負荷抵抗となる。

【0034】そして、入力端子Xから1(High:表示する、電流を流す)の入力信号が入力された時には、MOSトランジスタM1がONとなり、MOSトランジスタM3のゲートがLowになり、またMOSトランジスタM5のソース側が定電圧源12によるVの電圧になり、MOSトランジスタMaを流れる電流と同じ電流がMOSトランジスタM5に流れ、表示電流I_oが出力されるようになる。なお、このときのMOSトランジスタM3で

の電圧降下（抵抗）がMOSトランジスタMbと同様となるようにする。

【0035】一方、入力端子Xから0（Low:表示しない、電流を流さない）の入力信号が入力された時には、MOSトランジスタM1はONせず、MOSトランジスタM2の $1/g_m$ の抵抗で定電圧源12に接続された形となり、P型のMOSトランジスタM3のゲートがHigになり、このMOSトランジスタM3はOFFになる。このため、MOSトランジスタM5にバイアスが印加されず、この場合にはMOSトランジスタMaを流れる電流と同じ電流がMOSトランジスタM5に流れず、表示電流I_bは出力されない。

【0036】このように、信号電極駆動回路2Aによれば、各ユニットセルUCの入力端子Xに1（ON）または0（OFF）の入力信号を与えることにより、各ユニットセルUCから各信号電極S_iE₁～S_iE_xに表示電流I_bを流したり、流さなかったりすることが可能となる。

【0037】このように、本発明においては、各信号電極S_iEへの表示信号の供給に先立って、走査電極S_cEと信号電極S_iEとの交差部に生じる浮遊容量についてプリチャージすることとしたので、1走査線の選択時間の間に効率良く表示を行なうことが可能となり、単純マトリクス型の電流により駆動される表示デバイスの当該浮遊容量から生じる階調レベル劣化の問題が大幅に改善される。プリチャージを行う構成としては、上述した選択スイッチCによるプリチャージ回路3、ダイオードDによるプリチャージ回路3Aのどちらでも同等に階調レベル劣化を防止することが可能であり、回路を集積化する場合には、設計上ダイオードDによるプリチャージ回路3Aの方が実現容易である。

【0038】なお、上述した実施の形態では、信号電極S_iEを透明な電極によるアノードとし、走査電極S_cEを金属によりカソードとするP型の構成としたが、本発明はこれに限られず、走査電極S_cE側をアノードとし、信号電極S_iE側をカソードとするN型の構成としてもよい。この場合には、信号電極S_iEの透明な電極について低抵抗化を図る必要があるが、N型の構成とすることによって、消費電力の低減を図ることが可能となる。

【0039】

【発明の効果】以上詳細に説明したように、本発明に係る電流型表示素子のマトリクス駆動方法によれば、信号電極への表示信号の供給に先立って、交差部の容量についてプリチャージすることにより、走査電極と信号電極との交差部に生じる浮遊容量に電荷が蓄積されるので、1走査線の選択時間の間に効率良く表示を行なうことが可

能となり、浮遊容量による画質劣化の問題が大幅に改善される。

【0040】また、本発明に係る電流型表示素子のマトリクス駆動装置によれば、プリチャージ手段が信号電極への表示信号の供給に先立って交差部の容量についてプリチャージすることにより、走査電極と信号電極との交差部に生じる浮遊容量に電荷が蓄積されるので、1走査線の選択時間の間に効率良く表示を行なうことが可能となり、浮遊容量による階調レベル劣化の問題が大幅に改善される。

【図面の簡単な説明】

【図1】本発明を適用した電流型表示素子のマトリクス型駆動装置の構成図である。

【図2】電流型表示素子として使用する有機ELの電圧-電流特性図である。

【図3】一走査時間におけるプリチャージ期間と表示期間との関係を示すタイミングチャートである。

【図4】本発明を適用した電流型表示素子のマトリクス型駆動装置の他の構成図である。

【図5】走査電極駆動回路の他の構成例について示す図である。

【図6】信号電極駆動回路をIC化する場合の構成例を示す回路図である。

【図7】従来の電流型表示素子のマトリクス型駆動装置の構成図である。

【図8】1走査線選択時間と発光時間との関係を示す図である。

【図9】無効期間による画質劣化を説明するための図であり、(A)に階調数が低下する場合を、(B)にガンマ特性が劣化する場合をそれぞれ示す。

【符号の説明】

10, 10A マトリクス型駆動装置、1, 1A 走査電極駆動回路、2, 2A 信号電極駆動回路、3, 3A プリチャージ回路、4 電源部、CS(CS₁, CS₂, … CS_x) 電流源、S_cE(S_cE₁, S_cE₂, … S_cE_y) 走査電極、S_iE(S_iE₁, S_iE₂, … S_iE_x) 信号電極、L(L₁, L₂, … L_y), K(K₁, K₂, … K_y), S(S₁, S₂, … S_x), C(C₁, C₂, … C_x) 選択スイッチ

【手続補正2】

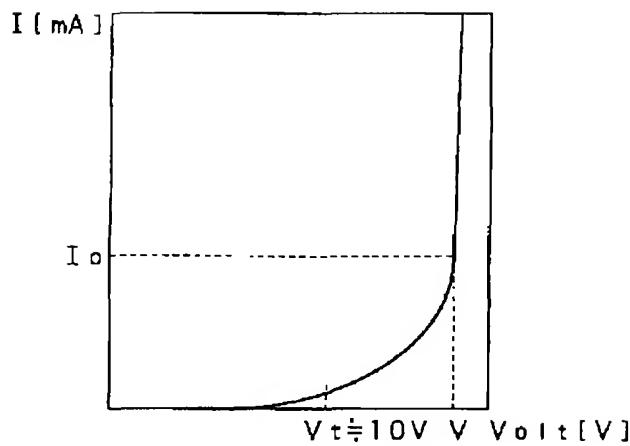
【補正対象書類名】図面

【補正対象項目名】図2

【補正方法】変更

【補正内容】

【図2】



有機ELの電圧-電流特性例
(例Green; $V=11V$ $I_o=8\text{ mA/cm}^2$)

【手続補正3】

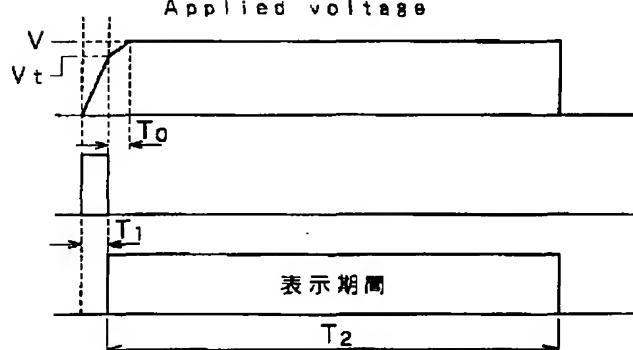
【補正対象書類名】図面

【補正対象項目名】図3

* 【補正方法】変更

【補正内容】

* 【図3】
Applied voltage



プリチャージ期間 T_1 と表示期間 T_2
(一走査時間 = $T_1 + T_2$)

【手続補正4】

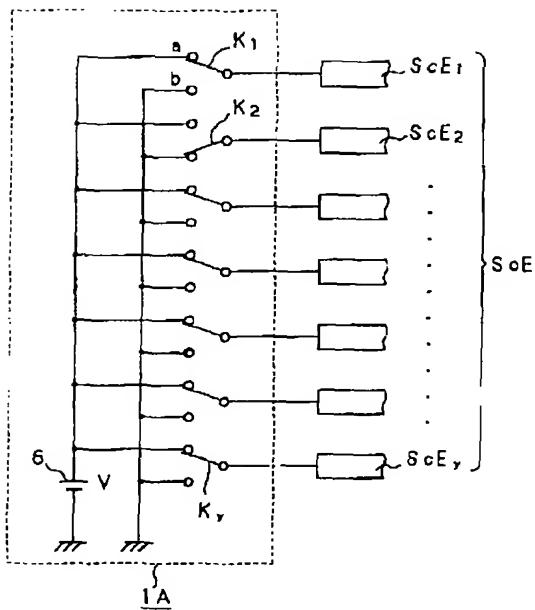
【補正対象書類名】図面

【補正対象項目名】図5

【補正方法】変更

【補正内容】

【図5】



* 【手続補正5】

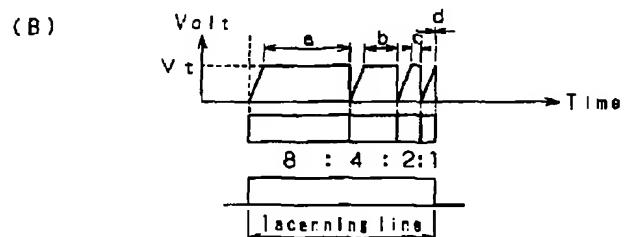
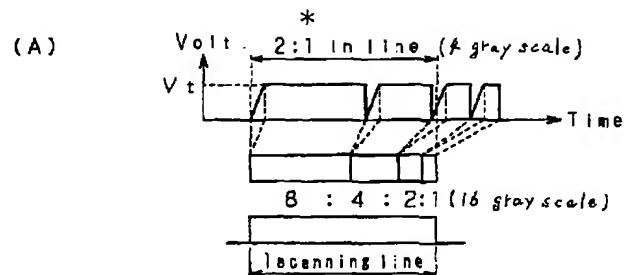
【補正対象書類名】図面

【補正対象項目名】図9

【補正方法】変更

【補正内容】

【図9】



充電(無効)期間による階調レベル劣化